

"DISEÑO DE PCB A NIVEL DE ESQUEMÁTICO CON LA HERRAMIENTA CAPTURE DE ORCAD"

AUTORÍA JOSÉ RUIZ DÍAZ
TEMÁTICA TECNOLOGÍA
ETAPA 2º BACHILLERATO

RESUMEN

El objetivo del artículo es conseguir que el alumno aprenda a dibujar con soltura esquemas electrónicos a través de la herramienta Capture del paquete OrCAD. Para tal fin, se explican con detalle los diferentes pasos a seguir y se aclaran los conceptos generales empleados en entornos de programas de diseño asistido por ordenador a través de un ejercicio-guía de carácter práctico.

PALABRAS CLAVE

Orcad Capture, fotolitos, PCB, Placa de circuito impreso, diseño electrónico, planos eléctricos, colocación de componentes, edición y creación de componentes, conexionado, hilo de conexión, nombrando señales, relleno de datos del cajetín, Annotate, Design Rules Check, Warnings, Netlist,

1.- INTRODUCCIÓN

A través de la herramienta Capture de Orcad se pretenderá a partir del diseño electrónico concretarlo en unos planos eléctricos y que a partir de éstos pueda obtener con facilidad los fotolitos necesarios para realizar una placa de circuito impreso (PCB ó PCI).

Para tal fin, se utilizarán una serie de librerías de componentes (algunas suministradas por el propio fabricante de software y otras que será necesario crear para componentes específicos).

Resulta imprescindible seguir todos los pasos que se describen para que el esquema a realizar no contenga ningún error que en procesos posteriores complicarían en gran medida el trabajo final.



2.- ENTRADA DEL DISEÑO ELECTRÓNICO (CAPTURE)

Una vez que entramos en el programa, aparece la ventana de Sesión que mostrará los eventos que sucedan durante el manejo del programa.

Para comenzar el nuevo proyecto se sigue estos dos pasos:

- 1) File
- 2) New \rightarrow Proyect

	DrCA File	AD Cap View	ture - Edit	[Sessi Option:	on Log] Window	Help					_	
2	<u>Tue</u>	<u>v</u> ew <u>V</u> ew Dpen		options	. <u>w</u> indow	Цор	•	<u>P</u> roject <u>D</u> esign	11 🖤 🖬 🕅 🗉		?	
	2	<u>B</u> ave Bave <u>A</u> s				Ctrl+S		Library ⊻HDL File Text File	•••10••••11••••12•	••13•••14•	· · 15 · ·	• 16 • •
	F F	Print Pre Print P <u>r</u> int Set	⊻iew up			Ctrl+P	-					
	I	<u>mport D</u> Expor <u>t</u> D	esign. esign.									
	1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 - 1 -	1 c:\win 2 C:\WII 3 C:\WII 4 C:\WII	dows\ VDOW VDOW VDOW	\pepe' /S\\Pf /S\\pr /S\\Pf	\proyecto PE\Proyec oyecto2\pe PE\pepe	to pe						
	E	E <u>w</u> it										
Crea	ate ne	ew proje	ət.					S	ession Log			
	Inici	io 🛛 🔇	9 ¢;	I 🚮 🚺	🧕 📋 🐝 M	і 🚑 м	۲	🖄 м 🖻 с.	🛫 G. 🕙 M 🔣 O	134 @Q	2	18:06

Fig. Ventana de inicio de sesión

Es entonces cuando aparece la ventana del nuevo proyecto donde habrá que indicar:

- > El nombre que se desea dar al proyecto (proyecto).
- > El uso que va a tener: en este caso para realizar una placa de circuito impreso.
- El directorio de ubicación.



New Project	X
<u>N</u> ame proyecto	DK Cancel
Create a New Project Using Image: Create a New Project Using	<u>H</u> elp Tip for New Users Schematic Wizard is the fastest way to create blank schematic project
Lgoalion c:\WINDOWS\Escritorio\PEPE	Bīowse

Fig. Nuevo Proyecto

2.1.- Selección de librerías

Se irán añadiendo librerías (Add) según se necesiten para el proyecto. Si se desea borrar alguna se selecciona Remove. Una vez con todas las librerias seleccionadas se Finaliza.



Fig. Ventana de librerías

2.2.- Pantalla Inicial

Tras la selección de librerías, aparecerán dos nuevas ventanas:



- Ventana de Estructura y Manejo del proyecto: aparecerán en forma de árbol los distintos planos que componen el proyecto, que para este caso serán dos: uno con las fuentes de alimentación y tensiones de referencia (llamado FUENTES DE ALIMENTACIÓN) y otro con los circuitos asociados al módem (MÓDEM). Además, las librerías que se han cargado y los ficheros de salida que se generarán más tarde (DRC y NETLIST).
- × Ventana de dibujo: donde se dibujan ambos esquemáticos.



Fig. Pantalla inicial del proyecto

2.3.- Colocando componentes

Para empezar a colocar todos los componentes se siguen los siguientes pasos:



- 1. Seleccionar el segundo botón contando por arriba (Place Part).
- 2. En la nueva ventana que aparece (colocación de componentes), seleccionar librería y componente deseado. Pulsar OK.

Una vez que se encuentra el componente en la ventana de diseño pulsando sobre el componente el botón derecho del ratón se podrá rotar ó voltear para adecuarlo al lugar donde se desee fijar ó editar sus propiedades (cambiar nombre, valor, ...).



Fig. Colocación de un componente

2.4.- Edición/Creación de Componentes



En algunos casos, resulta imprescindible modificar algún componente de la librería para adaptarlo según las características de estos componentes (número de pins, tamaño del componente, nombre de cada pin, ...). Para tal fin se entra en la ventana de edición de componentes.

Capture - IPROYEC	TO.DSN - GM47_5] tions Window Help 말 요즘 옷용옥용 U? #11 ♡		EDITAR
16 SPE 23 16 SPE 23 19 SCLK	Pin Properties	×	PINES
LED 22 GM47 TD 41	Name: Shape: ON/OFF Short Number: Type: 14 Input	OK Cancel User Properties	
39 RTS RD 42 40 CTS #56SEFMCE 58 CTS #200 0 2 21 CT5 #200 0 2 21 CT5 #200 0 2 21	Width Sgalar C Bus Pin ⊻isible		
Readu	1 item selected	Scale-100% X-2.60 X-1.10	
	Fig. Edición de compor	nentes	

El aspecto de los componentes se modifica con los últimos botones de la barra de herramientas con el cual se puede dibujar el contorno del componente.

Por otra parte, para editar cada pin basta con pulsar dos veces sobre el mismo. Aparecerá entonces la ventana de propiedades del pin que se muestra en la figura anterior y cuyos campos son:

- Name y Number: nombre y número del pin respectivamente
- Shape: Aspecto del mismo
- Type: tipo (entrada, salida, bidireccional,...)

Para moverlo bastará con seleccionar el pin y arrastrarlo hacia su ubicación deseada.

Además, si se desea añadir algún pin extra, se selecciona el tercer botón (ver fig) y se configuran los campos de propiedades del pin según se desee.

Finalmente, se salva el componente editado. Hay varias opciones:

* Update Current: si sólo se quiere modificar el componente seleccionado.

* Update All: si se quieren modificar todos los componentes que tengan el mismo nombre en el diseño.





Fig. Salvando componentes modificados

2.5.- Cuestiones de Conexionado

Una vez extraídos todos los componentes necesarios de las librerías disponibles (modificados algunos según las necesidades) y colocados en la ventana de dibujo, hay que proceder a conectarlos convenientemente.

A partir del tercer botón que hay en la barra de herramientas a la izquierda se puede trazar el hilo de conexión. Se desplazará el ratón realizando los giros necesarios hasta llegar al fin de la conexión.

Si alguna de las conexiones de algún componente no se desea realizar se utiliza el símbolo de la barra de herramientas que tiene una cruz y que indica que ese pin no está conectado.

Por otra parte otros puntos irán conectados a Vcc (alimentación ó tensiones de referencia) ó GND (masa) cuyos símbolos se encuentra también en la barra de herramientas como se indica en la figura siguiente.

Finalmente, resulta interesante dar nombre a los hilos de conexión para enriquecer la documentación generada del diseño haciéndola más clara.

Resultará importante darle nombres a las tensiones para saber como corresponden las conexiones de ambas páginas del esquemático, es decir, la de las fuentes de alimentación con las del módem y circuitos asociados a éste.





Fig. Realizando conexiones

o Net Alias					
HE:					OK.
м					Cancel
					Help
olor		CEletation			
Default	-	@ B.	C 30.	C 100°	C 270;
ont					
Charges 1	ton Data de	A 100 T 100	ad an able		

A10

Fig. Nombrando señales

2.6.- Relleno de datos del cajetín

Resulta importante rellenar con los datos que se consideren oportunos el cajetín de los esquemáticos para que el lector pueda saber el significado del circuito a simple vista.

Title .	- watata a watata wa																				
	Fuerbes de Aimentación																				
A :	Document Number X	ł	ł	1	ł	1	1	ł	ł	ł	ł	1	1	1	1	ł	1	1	1	R	ř

Fig. Cajetín



2.7.- Anotación y Chequeo del Diseño

• **ANNOTATE:** Lo que se hace en este paso es asignar referencias de componentes a los componentes que hay en ambas páginas.





- **DESIGN RULES CHECK:** Comprueba las violaciones de las reglas de diseño en ámbas páginas. Informará de dos categorías de violaciones de las reglas eléctricas que son:
 - → Errores que deben ser corregidos (Error)
 - → Warnings: Avisos de situaciones que pueden ser no aceptables para el diseño.



esign Rules Check	2
Design Rules Check ERC Matrix	
Scope Check entire design Check selection Action Check design rules Delete existing DRC markers	Mode © Update Occurrences © Update Instances (Preferred)
Report Create DRC markers for <u>w</u> arnings Check hierarchical <u>p</u> ort connections Check <u>o</u> ff-page connector connection	Check unconnected nets Check SDT compatibility
Report jdentical part references <u>Report invalid packaging</u> Report invalid packaging Report hierarchical ports and off-page Report <u>File: </u>	Report off-grid objects Report all <u>net</u> names connectors
	Aceptar Cancelar Ayuda

Fig. Chequeo de reglas eléctricas

😨 OrCAD Capture - [Sextion Log]
Ele View Edit Options Window Help
1

•
Design Rules Check
-
Checking for Invalid Pins in Package
Checking Schematic: SCHEMATIC1
Checking Electrical Rules
Checking for Invalid References
Checking for Duplicate References
Session Log

Fig. Resultado del Chequeo



2.8.- Proceso de Netlist

Una vez terminado el esquema y chequeado, se procede a generar el fichero con extensión mnl (proyecto.mnl) que contendrá la información de diseño entendible por el Layout con el que se diseñará en el capítulo siguiente la placa de circuito impreso.

Create Netlist			×
EDIF 2 0 0 PSpice SPICE VHDL Verilog	Layout INF	Other	
PCB Footprint Combined property string: (PCB Footprint)			
Options P Bun ECO to Layout C User Properties are in jnches User Properties are in milimeters Nettist File:			
C.WINDOWS\ESCRITORIO\PEPE\PROYE	CTO.MNL		<u>B</u> iowsa
	Aceptar	Cancelar	Ayuda

Fig. Netlist

Esta ventana aparece pulsando Tools → Create Netlist y se tendrá que seleccionar la pestaña Layout, las unidades de medidas a usar en Layout (milímetros ó pulgadas) y el nombre del fichero de salida netlist.

2.9.- Finalización

Una vez realizados todos estos pasos ya se tienen los planos del esquemático que servirán de base para el diseño del PCB con la herramienta OrCAD Layout.



BIBLIOGRAFÍA

- http://electronred.iespana.es/prototipos.htm: Excelente manual muy práctico en la web donde se efectúa a través de un ejemplo sencillo todos los pasos a seguir para la construcción de una placa de circuito impreso.
- Sonzález Calabuig, J.; Recasens Bellver, M.A. (2.004). "Diseño de Circuitos Impresos Con Orcad Capture y Layout V. 9.2." Editorial Paraninfo (232 páginas). Guía imprescindible para adquirir una base de conocimiento y para que el lector aprenda a dibujar con soltura esquemas electrónicos y que pueda obtener con facilidad los fotolitos para la obtención de la PCB.

Autoría

- 1. Nombre y Apellidos: José Ruiz Díaz
- 2. Centro, localidad, provincia: I.E.S. Benjamín de Tudela. Tudela (Navarra)
- 3. E-mail: superjosu@hotmail.com